

**PAMĚŤ PRO IMPULSNÍ TELEFONNÍ VOLBU, PRACUJÍCÍ
S INTEGROVANÝM OBVODEM MHB9110 JAKO CÍLOVÝ
ČÍSELNÍK S KAPACITOU 10 TELEFONNÍCH ČÍSEL
S 22 ČÍSLICEMI NEBO MEZISÉRIOVÝMI MEZERAMI:**

MEZNÍ HODNOTY:

		min.	max.	
Napětí na jednotlivých vývodech vůči vývodu U_{SS} (č. 01)	$U_{X/I}$	+0,3	-20	V
Rozsah provozních teplot okolí	ϑ_a	-10	+55	°C

POUŽDRO: IO-14

CHARAKTERISTICKÉ ÚDAJE:

Základní hodnoty: $U_{SS} = 0$ V, $\vartheta_a = +25$ °C

		nom.	min.-max	
Příkon $U_{\phi H} = -1$ V, $U_{\phi L} = -16,5$ V, $f_{\phi} = 18$ kHz	P_C	2,25		mW
Svodový proud vstupu hodinových impulsů $U_{\phi} = -16,5$ V	I_{ϕ}		≤ 10	μ A
Svodový proud ostatních vstupů $U_I = -16,5$ V	I_I		≤ 1	μ A
Kapacita hodinových impulsů ¹⁾ $U_{\phi} = 0$ V, $f = 1$ MHz	C_{ϕ}	70		pF
Kapacita ostatních vstupů $U_I = 0$ V, $f = 1$ MHz	C_I		≤ 5	pF
Výstupní proud — úroveň H ²⁾ $U_O = -1$ V	I_{OH}		$\geq 0,6$	V
Výstupní proud — úroveň L $U_O = -10$ V	I_{OL}		≤ 10	μ A
Rychlost výstupu číslic $f_{\phi} = 18$ kHz	f_O	8,35		Hz

DOPORUČENÉ PRACOVNÍ PODMINKY: $U_{SS} = 0$ V

Kmitočet hodinových impulsů	f_{ϕ}	10 ... 30	kHz
Napětí hodinových impulsů — úroveň L ³⁾	$U_{\phi L}$	-13,5 ... -16,5	V
Napětí hodinových impulsů — úroveň H ³⁾	$U_{\phi H}$	+0,3 ... -1,0	V
Trvání čela hodinových impulsů	t_r	0,1 ... 4	μ s
Trvání týlu hodinových impulsů	t_f	0,1 ... 8	μ s
Šířka hodinových impulsů	t_w	5 ... 40	μ s
Vzdálenost hodinových impulsů	t_s	5 ... 40	μ s
Vstupní napětí — úroveň L	U_{IL}	-5,0 ... -16,5	V
Vstupní napětí — úroveň H	U_{IH}	+0,3 ... -1,0	V
Šířka impulsu platnost dat ⁴⁾	t_C	≥ 10	ms
Trvání týlu nulovacího impulsu	t_{Rf}	≤ 100	μ s
Zpoždění nulovacího impulsu ⁵⁾	t_{RD}	≥ 3	ms

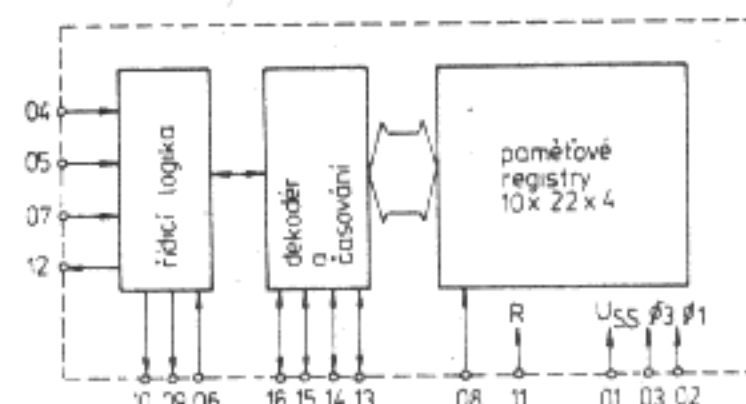
¹⁾ Efektivní kapacita vstupů hodinových impulsů 260 pF.

²⁾ C_1 až C_4 jsou aktivované jako výstupy.

³⁾ Rozdíl úrovní $U_{\phi H}$ pro ϕ_1 a ϕ_2 musí být menší než 0,5 V.

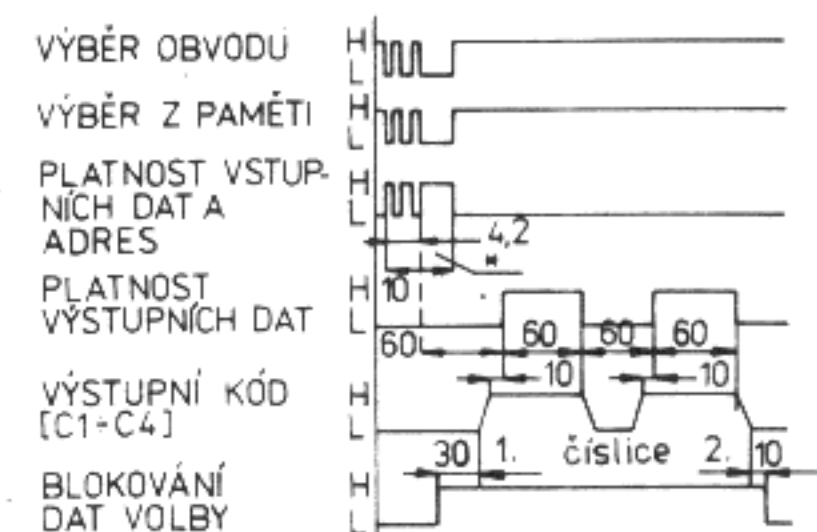
⁴⁾ Měřeno na úrovni U_{IH} .

⁵⁾ Od okamžiku, kdy hodinové impulsy dosáhnou amplitudy $U_{\phi L} = -13,5$ V.



FUNKČNÍ BLOKOVÉ ZAPOJENÍ
(zapojení vývodů při pohledu shora)

- 1 — substrát (U_{SS})
- 2 — hodinové impulsy ϕ_1
- 3 — hodinové impulsy ϕ_3
- 4 — výběr z paměti
- 5 — uvolnění řídicí logiky
- 6 — platnost vstupních dat
- 7 — zápis do paměti
- 8 — výběr obvodu
- 9 — blokování dat volby
- 10 — blokování dat adresy
- 11 — nulování
- 12 — platnost výstupních dat
- 13 — sběrnice dat C_1
- 14 — sběrnice dat C_2
- 15 — sběrnice dat C_3
- 16 — sběrnice dat C_4



• časování protizákmitové logiky

Časový průběh volby z paměti

